



Escuela
Superior
de Informática



Charla: "Diseño de circuitos digitales sobre FPGA"

Ponentes:

- **Ingeniera Dña. Victorina Fernández González**
Responsable de Ingeniería de Lógica Programable
de Cipherbit (Grupo Oesía)
- **Ingeniero D. David de la Fuente de San Venancio**
Responsable de software del departamento Apoyo
en Servicio en Tecnobit (Grupo Oesía)

Sinopsis:

1. **Presentación de Tecnobit y Cipherbit (Grupo Oesía)**
2. **Introducción a Sistemas basados en FPGA y aplicaciones en sistemas de comunicaciones seguras**
3. **Proyectos/Componentes PL (Programmable Logic) -> Funciones del perfil ingeniero/a PL en un proyecto**
4. **Procesos PL en Tecnobit/Cipherbit (tareas, herramientas, tecnología).**

miércoles 10 abril, 10:00 a.m.
aula F0.1 Marvin Minsky

(acceso libre hasta completar aforo)

**Escuela Superior de Informática,
Pº de la Universidad 4, 13071 - Ciudad Real**